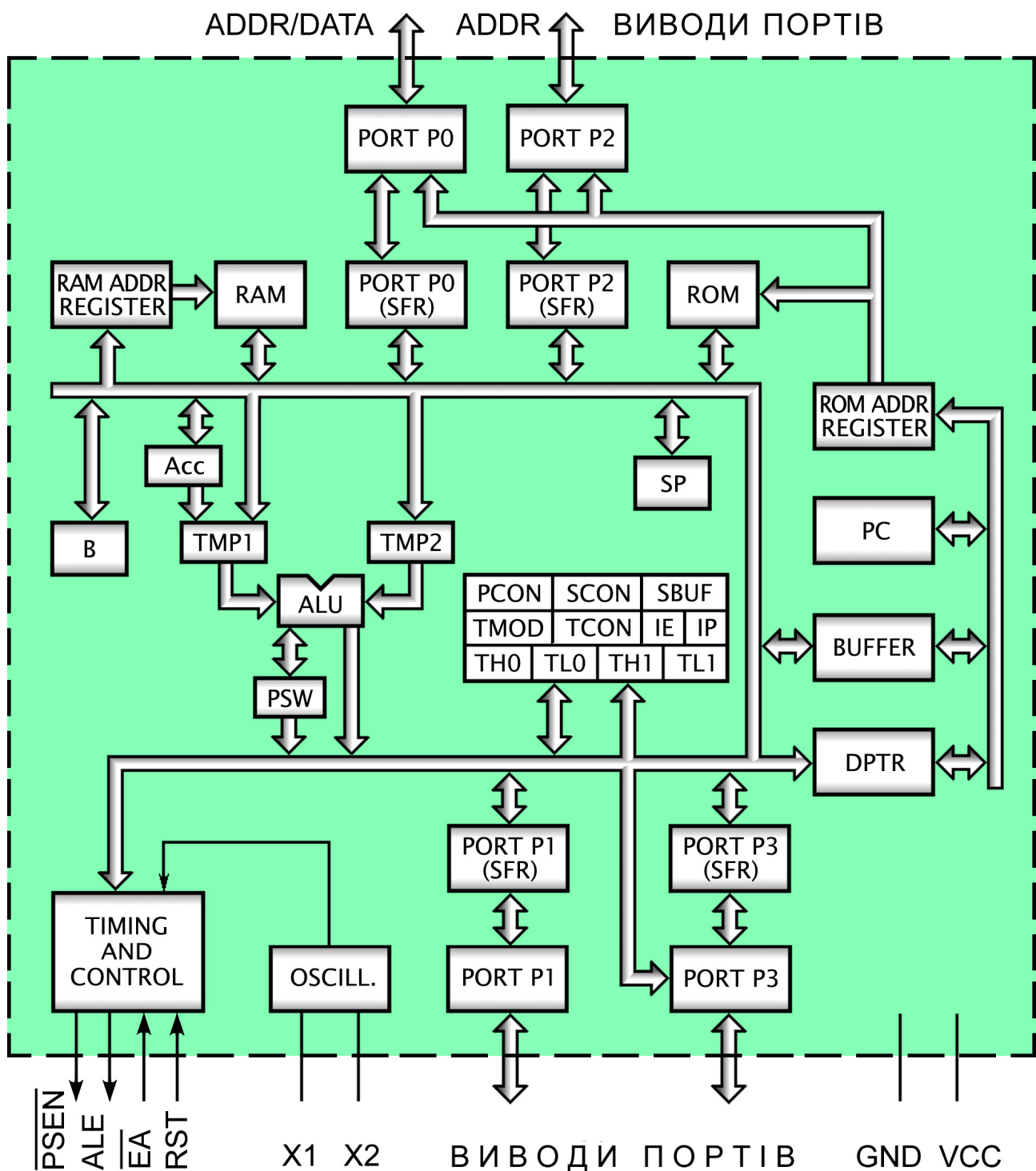


# АРХІТЕКТУРА МІКРОКОНТРОЛЕРА MCS-51

## Побудова апаратної частини



Port P0...P3 – порти; RAM – пам'ять даних; ROM – пам'ять програм; Acc – акумулятор; B – розширювач акумулятора; SP – покажчик стеку; PSW – регістр стану; PC – програмний лічильник; DPTR – покажчик даних; Timing and Control – схема керування; Oscill. – генератор

Внутрішня структура базового чіпа сімейства MCS-51